



Адаптер Silicom Cassino, Quad SFP28 Port 25 Gigabit Ethernet PCI Express FPGA card, HW IEEE1588/PTP

FB4XXVG@Z21D-2-HGP0

Описание

Конструкция SmartNIC FPGA основана на платформе OpenNIC, которая включает в себя сетевую оболочку с низкой задержкой на основе RTL и драйвер ядра Linux. Реализация сетевой карты поддерживает до четырех физических функций PCIe (PF), каждая из которых содержит до 256 виртуальных функций (VFs), и четыре порта Ethernet 10/25 Гбит/с. Оболочка оснащена интерфейсами передачи данных и управления на базе AXI, которые предназначены для упрощения интеграции клиентского IP-адреса и пользовательской логики.

Встроенная схема синхронизации времени, построенная с использованием набора высокоточных генераторов, встроенного приемника GNSS и технологии синхронизации miTimePLL от Microsemi, предлагает надежные и проверенные в полевых условиях решения для синхронизации приложений следующего поколения 5G. Что касается стека PTP SW, вы можете выбрать из стека Microchip PTP операторского класса или стека LinuxPTP с открытым исходным кодом, оба работают на встроенных процессорах ARM внутри Zynq FPGA.

Общие

 Количество портов
 4

 Поддерживаемый тип интерфейсов сетевой карты
 Интерфейсы 25G Base SFP28

 Среда передачи данных
 Оптика

 Скорость интерфейса
 25Gb

 Форм-фактор
 PCIe