

## Линейная карта MX-MPC2E-3D

### MX-MPC2E-3D



#### Описание

Данная линейная карта содержит два Trio чипсета, что обеспечивает передачу данных на скорости до 40 Гбит/с на слот. Линейная карта полностью поддерживает функции коммутации второго уровня, и имеет лицензионные ограничения функционала маршрутизации третьего уровня (таблица маршрутизации поддерживает всего 32000 маршрутов, отсутствует поддержка MPLS L3VPN), функции QoS 8 очередей на порт.

16,000,000 IPv4 prefixes in the RIB

2,500,000 IPv4 prefixes in the FIB.

Поддержка протоколов третьего уровня: BGP, IS-IS, OSPF, MPLS, RSVP/LDP

Поддержка механизмов коммутации пакетов на втором уровне: dot1q vlan switching, QinQ tunneling, и.т.д.

Inline jflow ( при наличии лицензии )

Поддержка механизмов QoS

Линейная карта существует в следующих модификациях:

MX-MPC2E-3D -P с поддержкой протокола синхронизации 1588v2

MX-MPC2E-3D -P -Q -B с поддержкой протокола синхронизации 1588v2 и поддержкой очередей HQoS per IFL 256k

MX-MPC2E-3D -P -Q -R -B - с поддержкой протокола синхронизации 1588v2, полноценной поддержкой функций маршрутизации третьего уровня и поддержкой очередей HQoS per IFL 256k

MX-MPC2E-3D -P -R -B с поддержкой протокола синхронизации 15188v2, полноценной поддержкой функций маршрутизации третьего уровня.

MX-MPC2E-3D -EQ с поддержкой очередей HQoS per IFL 512k

MX-MPC2E-3D -EQ -R -B с полноценной поддержкой функций маршрутизации третьего уровня и поддержкой очередей HQoS per IFL 512k

MX-MPC2E-3D -Q поддержкой очередей HQoS per IFL 256k

MX-MPC2E-3D -Q -R -B полноценной поддержкой функций маршрутизации третьего уровня и поддержкой очередей HQoS per IFL 256k

MX-MPC2E-3D -R -B с полноценной поддержкой функций маршрутизации третьего уровня

Получить техническую консультацию, составить полную и правильную спецификацию и определить стоимость оборудования Вы можете пообщавшись с менеджером. Звоните! Мы с удовольствием ответим на все вопросы! Возможны гибкие условия рассрочки и факторинга!

Производитель: [Juniper](#)

MX-серия на сайте Juniper Networks  
(<http://www.juniper.net/us/en/products-services/routing/mx-series/>)

## Общие

Тип устройства	Карты расширения
Поддерживаемый тип интерфейсов маршрутизатора	Интерфейсы 1000Base-X SFP
Производительность маршрутизатора Gbps	80

## Доп. описание

Линейные карты (Modular Port Concentrators - MPCs) на базе чипсета Trio представляют собой совокупность линейных модулей нового поколения для маршрутизаторов Juniper MX серии, обеспечивающих высокую производительность и широкий спектр услуг, необходимых для продвинутых Ethernet сервисов, в мультисервисных сетях.

Содержит один комплекс коммутации Trio, каждый из которых способен работать на скорости до 40Гбит/с в режиме полного дуплекса.

В шасси MX240/480 каждый комплекс коммутации соединен с фабрикой коммутации 8 каналами, скорость работы каждого канала примерно 6,25 гбит/с.

Итого: пропускная способность шины между картой и фабрикой составляет 50 гбит/с, что позволяет работать в режиме полной загрузки.

В шасси MX960 каждый комплекс коммутации соединен с фабрикой коммутации только 6 каналами. Это позволяет обеспечить работу на максимальной скорости в режиме переподписки.

Существуют улучшенные фабрики коммутации, которые позволяют работать на вдвое высших скоростях, и позволяют работать на скорости до 40Гбит/с в шасси любого типа.

Логическая схема:

Блок буферизации (B) является центральным узлом системы, который соединяет все остальные блоки друг с другом. Он отвечает за все процессы передачи

данных и поддерживает базовые функции QoS.

Представлен MQ чипом

Блок проверки (LU), осуществляет основную обработку заголовков пакетов, приходящих на маршрутизатор. Таких как:

- Route lookups
- MAC lookups
- Class of Service (QoS) Classification
- Firewall filters
- Policers
- Accounting
- Encapsulation
- Statistics

Ключевой особенностью данного блока является поддержка DPI функций, которая позволяет организовать защиту от DDoS атак.

Блок дополнительных (DQ) очередей используется в случае когда необходимо применять механизмы H-QoS, и базового функционала QoS, поддерживаемого блоком буферизации оказывается недостаточно. ( линейные карты с индексом Q )

Интерфейсный блок - отвечает за поддержку переподписки интерфейсов, в случае отсутствия данного блока, его заменяет блок буферизации (B), который содержится на втором чипе Trio, что видно из схемы.